~ -

(54) OPTICAL MATRIX SWITCH

(11) 2-179621 (A) (43) 12.7.

(43) 12.7.1990 (19) JP

(21) Appl. No. 63-335451 (22) 29.12.1988

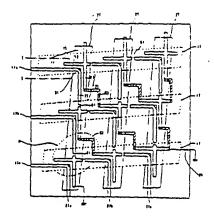
(71) OKI ELECTRIC IND CO LTD (72) TAKASHI USHIKUBO(2)

(51) Int. Cl<sup>5</sup>. G02F1/313,G02B6/12

PURPOSE: To improve the controllability by providing a cut part, where a part of a waveguide is removed until the surface of an optical guide layer is exposed, between each first directional coupler of an input waveguide and each second directional couples of an optical guide layer is exposed.

directional coupler of an output waveguide.

CONSTITUTION: Three input waveguides 17 constituted by connecting first directional couplers 15 having first waveguides 11 and second waveguides 13 in three stages and three output waveguides 27 constituted by connecting second directional couplers 25 having third waveguides 21 and fourth waveguides 23 in three stages are provided, and first waveguides 11 and fourth waveguides 23 are connected with total reflection corners 31 between them and second waveguides 13 and third waveguides 21 intersect to arrange input and output waveguides 17 and 27 in a matrix. Cut parts 61 are provided where parts of waveguides are removed in such degree to expose surfaces of optical guide layers that directional couplers 15 and 25 are electrically separated but optical waveguide is secured. Consequently, directional couplers are electrically separated by cut parts but optical waveguide is secured, and the light loss does not matter.



# 四公開特許公報(A)

平2-179621

®Int. Cl. 5

識別記号

庁内整理番号

❸公開 平成2年(1990)7月12日

G 02 F 1/313 G 02 B 6/12

7348-2H 7036-2H J

審査請求 未請求 請求項の数 2 -(全 7 頁)

会発明の名称 光マトリクススイツチ

A server de la company

HERE

and the supplier of the same of the same **经营销的** 

**郊特 顧 昭63-335451** 

**20出 類 昭63(1988)12月29日** 

⑫発 明 者 # 窪 孝 個発 明 者 连 林 成

東京都港区虎ノ門1丁目7番12号 沖電気工業株式会社内 東京都港区虎ノ門1丁目7番12号 沖電気工業株式会社内

東京都港区虎ノ門1丁目7番12号 沖電気工業株式会社内

@発 明 田山 秀 彩 かり 類 出の 人 冲電気工業株式会社

東京都港区虎ノ門1丁目7番12号

JP)

四代 理 人 弁理士 大 垣

1.発明の名称 光マトリクススイッチ

#### 2. 特許請求の新開

(1) 第一導波路と第二導波路とを有する第一の 方向性結合器をn段接続して構成した入力導波路 をm本、及び、第三導波路と第四導波路とを有す る第二の方向性結合器をn段接続して構成した出 力導波路をn本具えると共に、前記第一導波路及 び前記第四導波路を全反射コーナを介し接続しか つ前記第二導波路及び前記第三導波路を交差させ て前記各入出力導波路をマトリクス化した光マト リクススイッチであって、前記各第一導波路乃至 第四導波路を、基板上に順次に設けた下側クラッ ド層及び光ガイド層と、該光ガイド層の当該第一 乃至第四導波路となる領域上に設けた上側クラッド ド層とを有するストリップ装荷型導波路で構成し てある、化合物半導体から成る光マトリクスス イッチにおいて、

m本の入力導波路各々の各第一方向性結合器間 と、n本の出力導波路各々の各第二方向性結合器

間とに、各方向性結合器を電気的に分離しかつ光 導波は確保出来る程度に当該導波路の一部を前記 光ガイド層の表面が露出するまで除去した、切除 窓をそれぞれ設けたこと

を特徴とする光マトリクススイッチ。

3. 発明の詳細な説明

(2) 請求項1に記載の光マトリクススイッチに おいて、前記電気的に分離された各第一方向性結 合器及び各第二方向性結合器各々が有する2つの 導波路にそれぞれ設けられた電極のうちの共通電 極とされる電極間を推続する電機間接続部を具え たことを特徴とする光マトリクススイッチ。

#### (産業上の利用分野)

この発明は、光交換器における光マトリクスス イッチに関するものである。

# (従来の技術)

光マトリクススイッチは、光交換機の重要な基 本素子であり、このため、これに間する研究が従 来から精力的になされている。

第3回は、この出職に係る出願人により特願昭



فعلما وأوام والمستهيئ والمرازع والمرازي والمرازع والمرازع والمرازع

11.

Commence of the

in Artistania

The service of the second of the

4.5

٠.:

せ来されている光マトリクスス イッチャー こ示した平面図である。

この光マトリクススイッチは、第一導波路11と 第二導波路13とを有する第一の方向性結合器15を n段(この例では3段)接続して構成した入力導・ 波路17をm本(この例では3本)、及び、第三導 波路21と第四導波路23とを有する第二の方向性點 合器25を加段(この例では3段)接続して構成し た出力導波路27をn本(この例では3本)具える と共に、前記第一導波路11及び前記第四導波路23 を全反射コーナ31を介し接続しかつ前配第二導波 路13及び前記第三導波路21を交差させて前記各入 出力導波路17.27 をマトリクス化したものであっ た。この光マトリクススイッチによれば、入力 ポート17a.17b.17c と、出力ポート27a.27b.27c との間に構成される光の多数の伝搬経路のいずれ を用いる場合も光信号は全反射コーナを一回通過 するのみで良い構造となっているため、各構成成 分を公知のもので構成しても、光信号を伝養させ る際の損失を従来のものより低減することが出来

に対応する領域上には p 倒電板51が、 n 型 GaAs 基 板 41の下側面には n 倒電板53が設けられている。この構造においては、光は、上側クラッド層 47、キャップ層 49及び p 倒電板51で構成される 2 つの 積層体55a、55b (以下、第一のリブ 55a 、第二のリブ 55b と称する。)の下側の光ガイド層部分内に閉じ込められる。

また、この光マトリクススイッチの全反射コーナー31は、例えば第5回に示すように、第一導波路11及び第四導波路23が接続された部分のD型キャップ層51、D型AR GaAs クラッド層49、1型GaAs 光ガイド層45及びN型AR GaAs 下倒クラッド層43のそれぞれの一部を、基板41の主面に対し垂直に除去した構造のもので構成出来る。

そして第4回及び第5回を用いて説明したような光マトリクススイッチを動作させる場合は、各々の方向性結合器の第一のリブ55aのp側電優51と。 基板41裏面に設けた n 側電優53との間、及び、各々の方向性結合器の第二のリブ55bのp側電優51と、第一のリブ55aのp側電優51との間

、第3図に示したような光マトリクススイッチの各導波路を、化合物半導体材料例えば GaAs / AL GaAs 系材料を用いたストリップ装荷型の 薄波路で構成しようとした場合、その構造は例えば以下に放明するようなものになる。第4回及び 第5回はその説明に供する図であり、第4回以第3回における1-1線相当位置での新面図、第5回は全反射コープ31付近を拡大して示した斜視図である。但し、第4回においては図面が複雑化することを回避するため新面を示すハッチングは省 終してある。

第4回において、41は第一導電型(この例では n型)のGaAs 基板である。この n型GaAs 基板41上 には n型At GaAs 下倒クラッド層43及び1型GaAs 光 ガイド層45がこの順で設けられており、さらに、 この光ガイド層45の第一調波路11及び第二調波路 13となる領域上には p型At GaAs 上倒クラッド層47 及びp型GaAs キャップ層49がこの順で設けらている。また、p型GaAs キャップ層49の方向性結合器

に、それぞれ電圧V。。を印加することになる。

## (発明が解決しようとする課題)

しかしながら、第3図を用いて説明した光マトリクスイッチに、第4図及び第5図を用いて説明した光で説明したような化合物半導体材料を用いたストリップ 装荷型導波路積適を適用した場合、各方向性結合器は、リブ55a、55bのところのキャップ層49及び上側クラット履47によって互いに接続されて引き、この光マトリクススイッチに第4 図に示したように電圧を印加して動作させると、全ての方向性結合器に同一電圧が印加されてし動作させることが出来ないう問題点があった。

この発明はこのような点に鑑みなされたものであり、従ってこの発明の目的は、化合物半導体材料から成りストリップ装荷型導波路を用いた光マトリクススイッチであって制御性の優れた光マトリクススイッチを提供することにある。

# (課題を解決するための手段)

この目的の達成を図るため、この発明によれ



1.20-7-7

Same and the same

路と第二導波路とを有する第一の方 向性 そn段接続して構成した入力導波路を m本、及び、第三導波路と第四導波路とを有する 第二の方向性結合器をm段接続して構成した出力 導波路をn本具えると共に、前述の第一導波路及 び前述の第四導波路を全反射コーナを介し接続し かつ前述の第二導波路及び前述の第三導波路を交 差させて前述の各入出力導波路をマトリクス化し た光マトリクススイッチであって、前述の各第一 導波路乃至第四導波路を、長坂上に順次に設けた 下側クラッド層及び光ガイド層と、拡光ガイド層 の当該第一乃至第四導波路となる領域上に設けた 上側クラッド層とを有するストリップ装荷型導波 路で構成してある、化合物半導体から成る光マト リクススイッチにおいて、

m本の入力導波路各々の各第一方向性結合器間 と、n本の出力導波路各々の各第二方向性結合器 間とに、各方向性結合器を電気的に分離しかつ光 導波は確保出来る程度に当該導波路の一部を前記 光ガイド層の表面が露出するまで除去した、切除

パー状態かをとるようになるので、各方向性結合 器を個別に動作させることが出来るようになる。

また、電極間接続部によって各方向性結合器の 共通電位とされる電優が順次接続されてゆくの で、個々の方向性結合器にそれぞれ共通電極用配 線を設ける必要がなくなる。

#### (実施例)

以下、図面を登照してこの発明の光マトリながらスイッチの実施例につき説明する。しか理解にいる各図は、この発明が理解してあるにすぎず、従って成のでで、で、の発明がは、形状、配置関係及び各種成成分の寸法、形状、配置関係及び各種がであり、この発明が正のみに、のののよれなのでない。また、以下の実施例を、入力導波路数mであり、ことは理解で、とし出力スイッチにの発明を適用した例でする。また、光マトリクススイッチを作製する。また従来と同様にALC Galas/Galas 系の化合物半導体を用いた。

れぞれ設けたことを特徴とする。 た、この発明の実施に当たり、前述の切除部によって電気的に分離された各第一方向性結合器 及び各第二方向性結合器各々が有する2つの導液 結にそれぞれ設けられた電優のうちの共通電優と される電優間を接続する電優間接続部を具えた構成とするのが好遇である。

#### (作用)

このような様成によれば、切除部は上例クラッド層を含むこれより上の層(例えばキャップ層や o 例電極)が無い構造になるので、光マトリクススイッチの各方向性結合器はそれぞれ電気的に分離される。しかし、切除部での上側クラッド層の不連続部分は光導波は確保される程度にわずいなものであるし、光ガイド層は切除部においなられるので、光視失は同時においてもない。従って、第4回を争照して説明すれば、各方向性結合器はそれぞれの第二のリブ55bのP例電極51との間に電影といまるかりないかによってクロス状態が

第1図及び第2図は、実施例の光マトリクススイッチの説明に供する図であり、第1図は全体構成を模式的に示した平面図、第2図は第1図にPで示した部分を拡大して示した料視図である。なお、各図において従来の構成成分と同様な構成成分については、同一の符号を付して示してある。また、図面が複雑化することを回避するため、図中の同様な構成成分については番号付けを一部省略してある。

この実施例の光マトリクススイッチは、第1回の平面図に示すように、第一導波路11と第二導波路13とを有する第一の方向性結合器15を3段接続して構成した入力導波路17を3本、及び、第三導波路21と第四導波路23とを有する第二の方向性第二章波路27を3段接続して構成した出力導波路27を3本具えると共に、第一導波路11以かつ第二導波路23を全反射コーナ31を介し接続しかつ第二導波路23を全反射コーナ31を介し接続しかつ第二導波路23を全反射コーナ31を介し接続しかつ第二導波路13227をマトリクス化してある。そして、第12227をマトリクス化してある。そして、第122228年で第4回導波路を、第4回を用いて低



والمرافق والمراور والمراور والمنافع والمراور والمراور

and the second second

取明した

n型GaAs基板41上に順次に設けた
たn型At GaAs下傷クラッド層43及び1型GaAs光ガイド層45と、この光ガイド層45の当該第一乃至第。 四導波路となる領域上に順次に設けた n型At GaAs 上側クラッド層47及び p型GaAs キャップ層49とから成るストリップ装荷型導波路で構成してある。 また、各方向性結合器の2つの導波路のp型GaAs キャップ層49上には p 側電極51がそれぞれ設けてあり、n型GaAs基板41の下側面には n 側電極53が設けてある。

さらに、この光マトリクススイッチでは、第1 図及び第2図に示すように、3本の入力導波路各 々の各第一方向性結合器間と、3本の出力導波路 各々の各第二方向性結合器間とに、各方向性結合 器を電気的に分離しかつ光導波は確保出来る程度 に当該導波路の一部を前記光ガイド層の表面がけて ある。この実施例の各導波路の1型GaAs光ガイド の名表また、「型組 GaAs上側クラッド層47、「中型 GaAsキャップ層49及び「側電優51が積層してある

路13の p 側電優51 y との間を第1 図及び第2 図に 辞線を付して示すような電優間接続部63によって 接続してある。そして、この電優間接続部63は最 時的には配線電優65(第1 図参照)によって n 側 電優と接続し共過電優としてある。従って、電優 間接続部63と、各方向性結合器の共過電優とされ る側の p 側電優とによって各方向性結合器の共過 電位とされる電優同志が順次接続されてゆくの で、個々の方向性結合器にそれぞれ共過電優用配 線を設ける必要がなくなるという効果が得られる

なお、この発明は上述した実施例のみに限定されるものではなく以下に説明するような程々の変。 更を加えることが出来る。

例えば実施例の光マトリクススイッチでは、導 波路をキャップ層 49を有したものとして説明して いる。しかしキャップ層 49を除去して構成したストリップ装荷型の導波路でも実施例と同様な効果 を得ることが出来る。この場合の切除部 51は、上 例クラッド層 47の一部を光ガイド層 45の表面が露

また、この実施例の光マトリクススイッチにおいては、切除部61によって電気的に分離された各第一方向性結合器15及び各第二方向性結合器25各々が有する2つの導波路の上にそれぞれ設けられる p 側電径51のうちの、基板41に持続され共通電径とされる p 側電径51(第4 図 参照)間、第2 図を参照して具体的に説明すれば第二の方向性結合器25の第三導波路21の p 側電径51 X と、これより出力側にある第一の方向性結合器15の第二の導波

出するまで除去して形成することになる。

また、上述した実施例は3×3の光マトリクススイッチの例を説明しているが、これは単なる一例にすぎず、入出力導波路の数m。nをそれぞれ異なる数にした場合でも、また、入出力導波路の数を同数のまま他の数に変更した場合でも、この発明を適用出来ること明らかである。

また、上述した実施例では、n型GaAsを板を用いた例で説明しているが、多板をp型のものとしる半導体層を実施例とは反対の調電型としても勿論良い。また、光ガイド層はi型に限られるものではなくp型でもn型でも良い。さらに、光マトリクススイッチの構成材料を、InGaAsP/InP 系等の他の材料としても良い。

# (発明の効果)

上述した説明からも明らかなように、この発明 の光マトリクススイッチによれば、切除部によっ て各方向性結合器はそれぞれ電気的に分離され る。また、切除部での上側クラッド層の不連続部 分は光導波は確保される程度にわずかなものであ



49-1-10 BANGARONS

*:* .

また、電極間接続部と、各方向性結合器の一方の導波路上のp倒電優とによって各方向性結合器の共通電位とされる電優同志が順次接続されてゆくので、個々の方向性結合器にそれぞれ共通電優用配線を設ける必要がなくなるという効果が得られる。

### 4.図面の簡単な説明

第1 図は、実施例の光マトリクススイッチのtX 明に供する平面図、

第2図は、実施例の光マトリクススイッチの一部を拡大して示した料視図、

第3回は、従来の光マトリクススイッチの説明に供する平面図、

第4回は、従来及びこの発明の説明に供する回であり、第1回及び第3回に示した光マトリクス

55a - 第一のリブ、 55b - 第二のリブ 61- 導波路の切除部、 63- 電極間接続部 65-- 記線電極。

特許出顧人

沖電気工業株式会社

代理人 弁理士

大 垣



第5回は、全反射コーナの説明に供する料視図 である。 - - -

T-第一導波路、

13…第二導波路

15-第一の方向性結合器

17一入力導波路

17a,17b,17c 一入カポート

21--第三導波路、

23…第四導波路

25-第二の方向性結合器

27一出力導波路

21a.27b.27c 一出カポート

31一全反射コーナ

41-- 基板(n型GaAs基板)

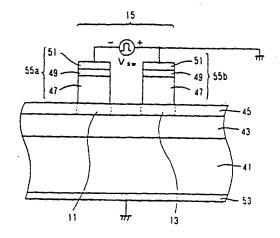
43-下側クラッド層 (n型AR GaAs層)

45-光ガイド層 (i型GaAs層)

47-上側クラッド層 (ロ型 AQ GaAs層)

49…キャップ層 ( p 型 GaAs層 )

51.55x.55y--p 例電極、 53 -- n 例電極



41: 基板 (n型GaAs基板)

43:下側クラッド層(n型AlGals層)

53: n 側電径

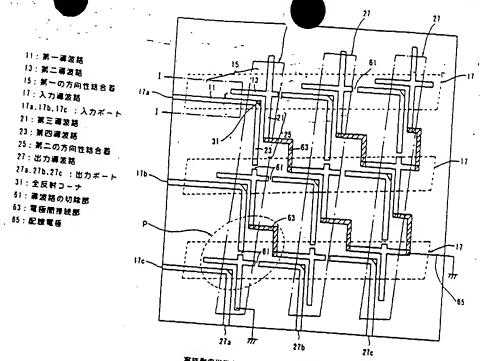
55a:第一のリフ

55b: 第二のリア

従来及びこの発明の説明に供する図

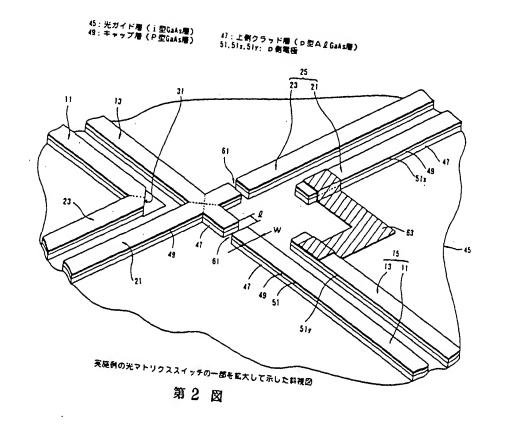
第 4 図



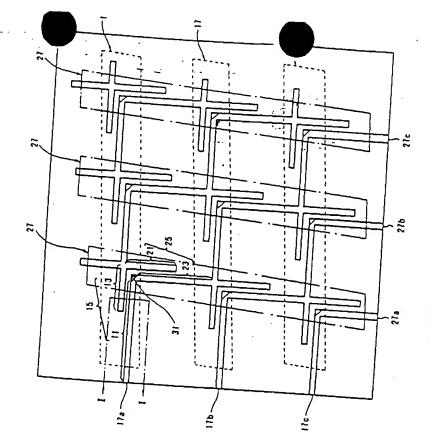


実施例の光マトリクススイッチの紋明に供する平面図

第1図

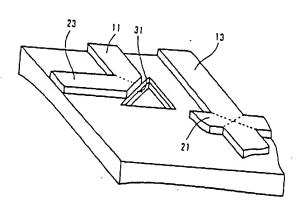


-176-



従来の光マトリクススイッチの以明に供する平面囚

第3図



全反射コーナーの説明に供する料視図第 5 図